

معماری کامپیوتر ...

۱۳۰۱-۱۱-۱۳

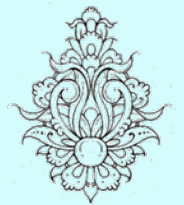
جلسه بیستم



دانشگاه شهید بهشتی
دانشکده مهندسی برق و کامپیوتر
بهار ۱۳۹۲
احمد محمودی ازناوه

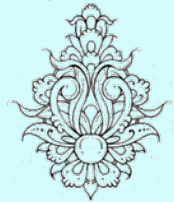
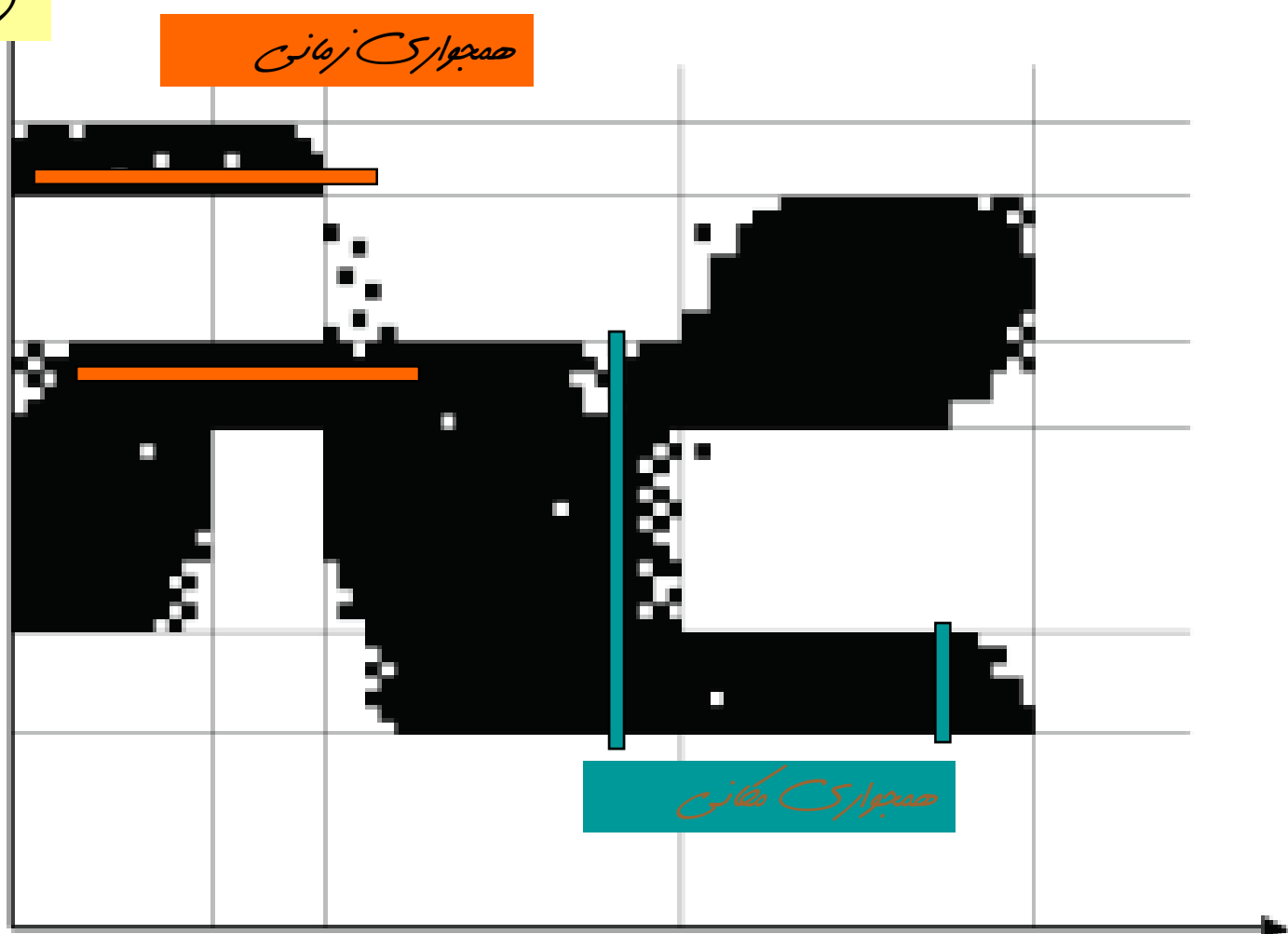
فهرست مطالب

- سلسله مراتب در حافظه



همجواری (ادامه...)

مکان
(آدرس)



ژانر
پژوهشی

From Peter Denning's CACM paper, July 2005 (Vol. 48, No. 7, pp. 19-24)

زمان

همجواری (ادامه...)

• سلسله مراتب در حافظه:

– همه چیز را در دیسک سخت ذخیره کن

– یک نسخه از موارد نیاز را در DRAM بنویس **Main memory**

– یک نسخه از موارد مورد نیاز که اخیراً به کار گرفته

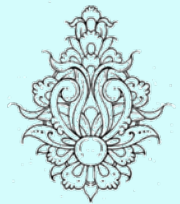
شده‌اند را در SRAM ذخیره کن.

Cache memory attached to CPU

Speed	Processor	Size	Cost (\$/bit)	Current technology
Fastest	Memory	Smallest	Highest	SRAM
	Memory			DRAM
Slowest	Memory	Biggest	Lowest	Magnetic disk



M. V. Wilkes, "Slave Memories and Dynamic Storage Allocation," *IEEE Transactions on Electronic Computers*, vol. EC-14, no. 2, pp. 270-271, April 1965.



سطوح مختلف حافظه

گنجایش

زمان دستیابی

قیمت هر GB

100s B

ns

\$Millions

10s KB

a few ns

\$100s Ks

MBs

10s ns

\$10s Ks

100s MB

100s ns

Speed gap

\$1000s

10s GB

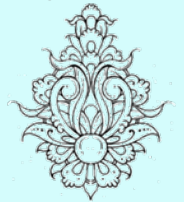
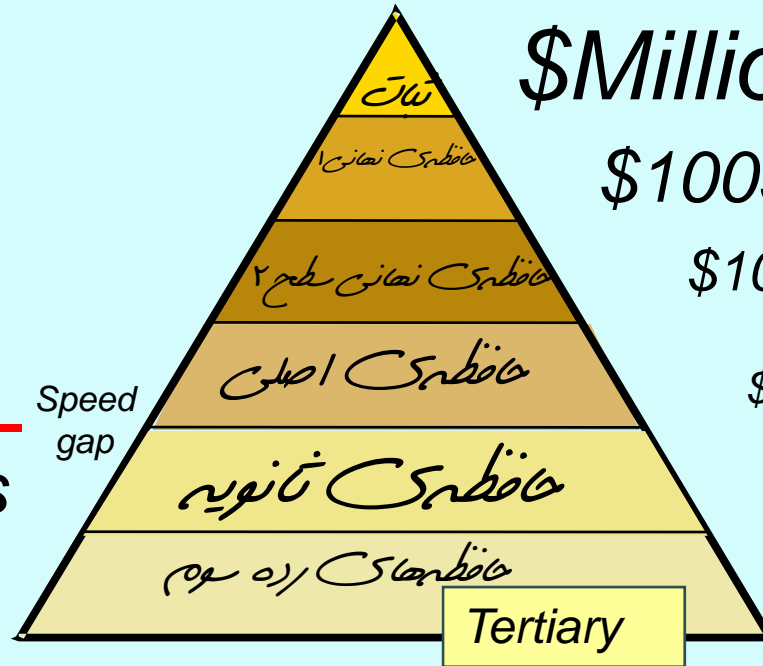
10s ms

\$10s

TBs

min+

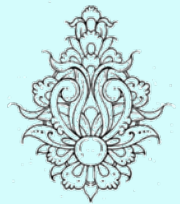
\$1s



سلسله مراتب در حافظه

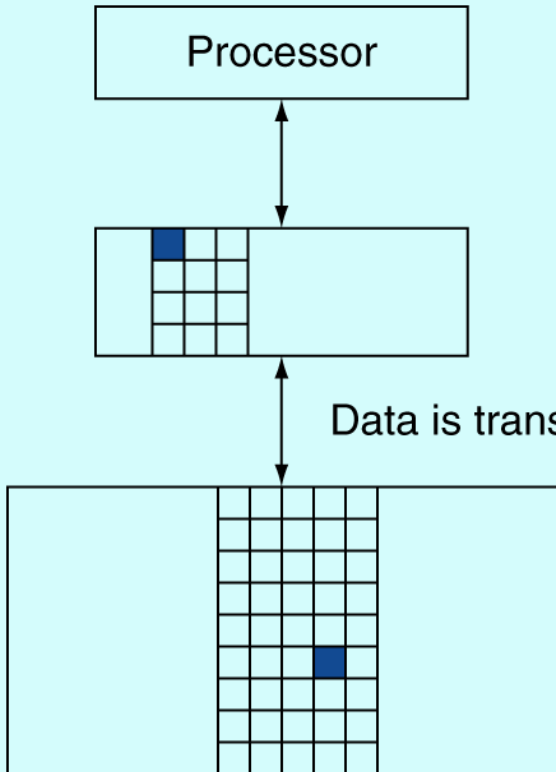
- کوچکترین واحد حافظه در حافظه‌ی نهان که وجود یا عدم وجود آن قابل بررسی است، «**سطر**» یا «**بلوک**» نامیده می‌شود.
- در صورتی که داده در سطوح بالا وجود داشت، دستیابی **موفق** بوده است و **hit** شده است!

$$\text{Hit ratio} = \frac{\# \text{Hits}}{\# \text{Accesses}}$$



سلسله مراتب در حافظه (ادامه...)

Miss penalty

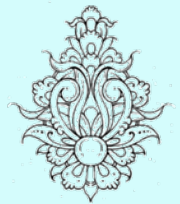


- در غیر این صورت درخواست، با پاسخی موفقیت آمیز روبرو نمی شود و **miss** می شود!

– در این حالت باید داده از سطوح پایین تر منتقل شود.

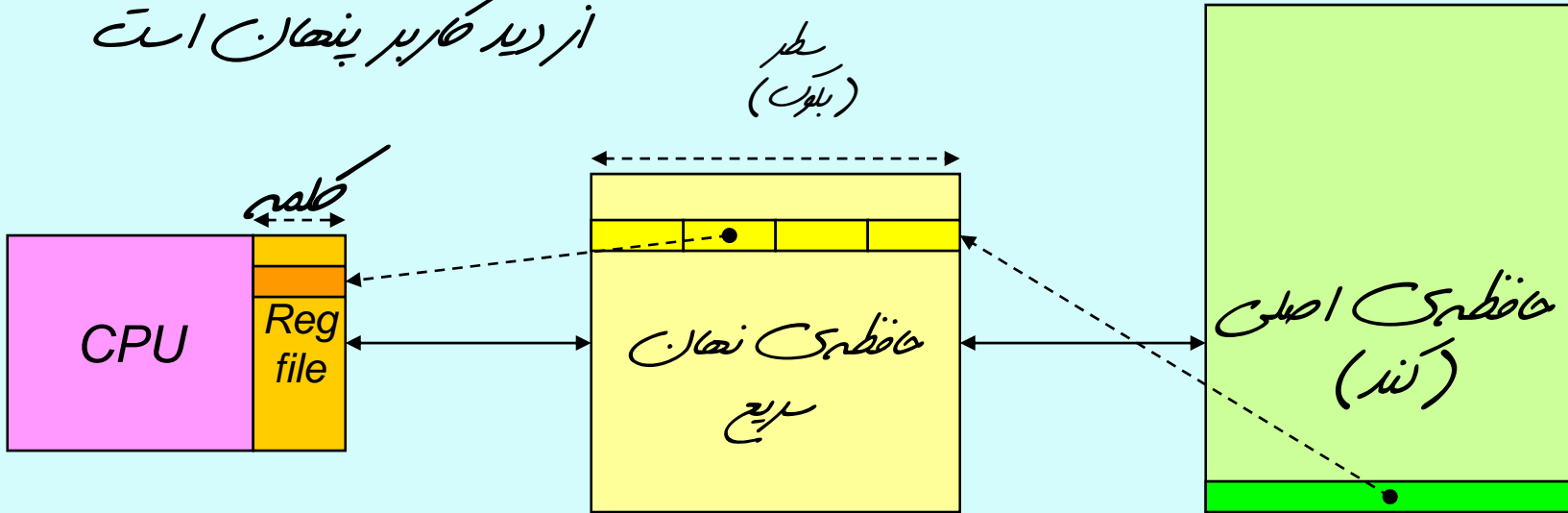
– زمانی که صرف انتقال می شود، **جریمه ی فقدان** نامیده می شود.

$$\text{Miss ratio} = \frac{\# \text{Miss}}{\# \text{Accesses}} = 1 - \text{Hit ratio}$$



حافظه‌ی نهان (ادامه...)

دسترسی به حافظه نهان
از دید کاربر پنهان است

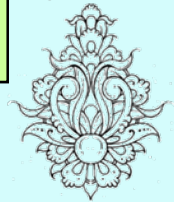


در صورت وجود داده در حافظه‌ی نهان به صورت متقیم خوانده می‌شود

در صورت نبود در حافظه‌ی نهان، از حافظه‌ی اصلی خوانده می‌شود

در صورت در اختیار داشتن یک سطح حافظه‌ی نهان با hit ratio برابر با h

$$C_{eff} = hC_{fast} + (1 - h)(C_{slow} + C_{fast}) = C_{fast} + (1 - h)C_{slow}$$



Cache memory

حافظه‌ی نهان

- حافظه‌ی نهان:

– در سلسله مراتب حافظه، نزدیک‌ترین واحد به پردازشگر مرکزی است.

– فرض می‌کنیم به خانه‌های حافظه با آدرس‌های زیر مراجعه می‌شود:

X_1, \dots, X_{n-1}, X_n

X_4
X_1
X_{n-2}
X_{n-1}
X_2
X_3

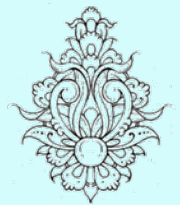
X_4
X_1
X_{n-2}
X_{n-1}
X_2
X_n
X_3

a. Before the reference to X_n

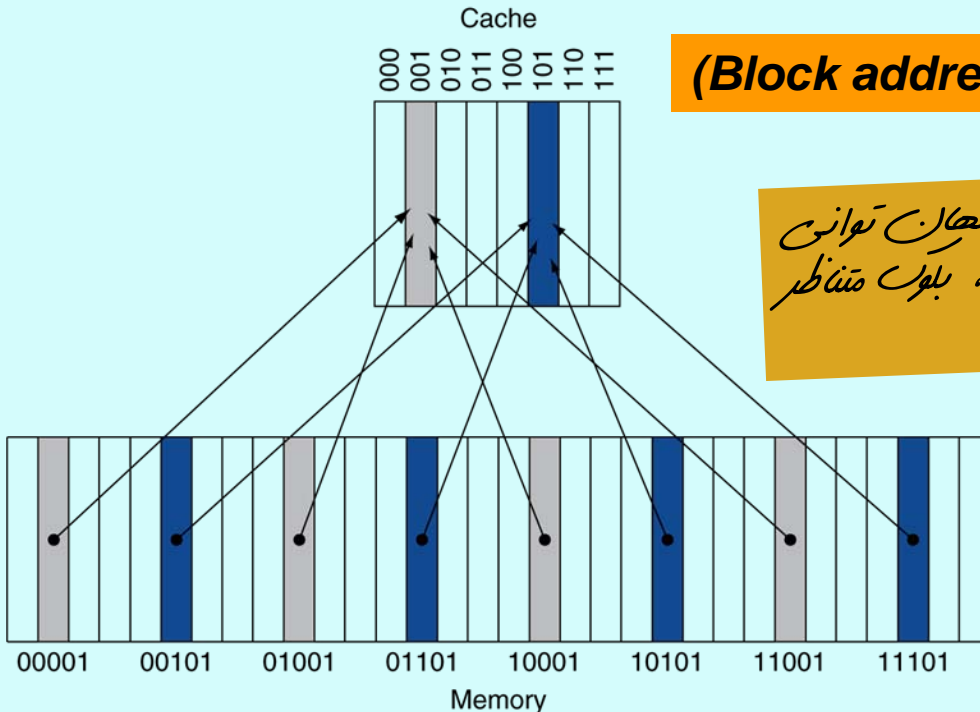
b. After the reference to X_n

• از کجا بدانیم که داده در حافظه‌ی نهان وجود دارد؟

• در صورت موجود بودن، چگونه جای آن را بیابیم؟



- ساده‌ترین راه، اختصاص یک بلوک از حافظه‌ی نهان برای هر بلوک در حافظه‌ی اصلی است.
- برای محاسبه‌ی آدرس چین بلوکی از رابطه‌ی زیر استفاده می‌شود.



$(\text{Block address}) \bmod (\#\text{Blocks in cache})$

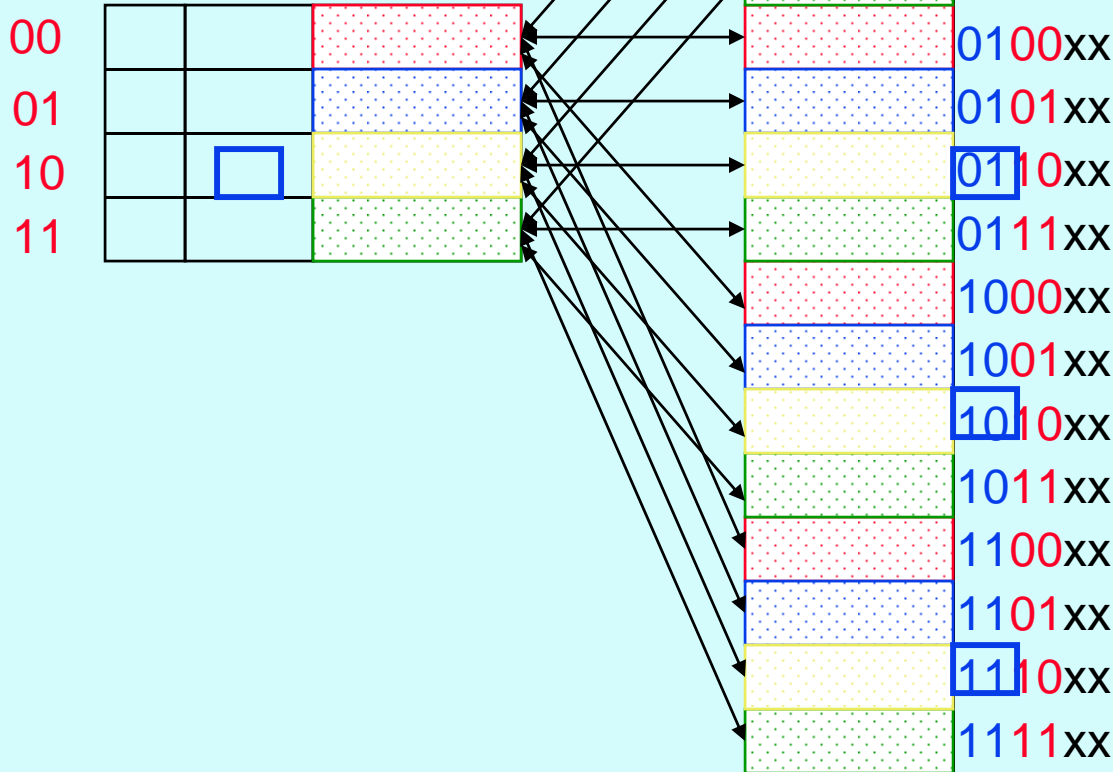
در صورتی که تعداد بلوک‌های حافظه‌ی نهان توانی از دو باشد، بیت‌های کم ارزش آدرس، بلوک متناظر با حافظه‌ی نشان خواهد داد



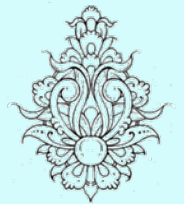
نگاشت مستقیم (ادامه...)

Cache

Index Valid Tag Data



(block address) modulo (# of blocks in the cache)



نگاشت مستقیم

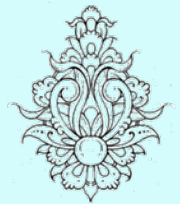
- از کجا بدانیم کدام بلوک حافظه در حافظه‌ی نهان قرار گرفته است؟

– بیت‌های پرارزش بلوک نیز باید ذخیره شوند.

- این بیت‌ها **برچسب (tag)** نامیده می‌شود. در واقع با کمک tag مشخص می‌شود کدامین بلوک از بین بلوک‌هایی که مجاز به حضور در یک بلوک حافظه‌ی نهان هستند، در آنجا قرار دارند؟

- چگونه می‌توان فهمید که بلوکی از حافظه‌ی نهان خالی است، یا داده‌ی موجود در آن معتبر نمی‌باشد؟

- به ازای هر بلوک یک بیت به نام **بیت اعتبار (valid bit)** اختصاص داده می‌شود.



مثالی از حافظه‌ی نهان

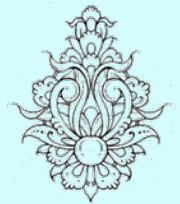
- 8-blocks, 1 word/block, direct mapped

Index	V	Tag	Data
000	N		
001	N		
010	N		
011	N		
100	N		
101	N		
110	N		
111	N		

حالت اولیه

Word addr	Binary addr	Cache block
22	10 110	110

miss



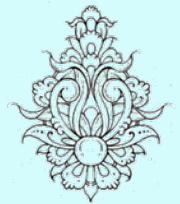
مثالی از حافظه‌ی نهان (ادامه...)

Word addr	Binary addr	Hit/miss	Cache block
22	10 110	Miss	110

Index	V	Tag	Data
000	N		
001	N		
010	N		
011	N		
100	N		
101	N		
110	Y	10	Mem[10110]
111	N		

Word addr	Binary addr	Cache block
26	11 010	010

miss



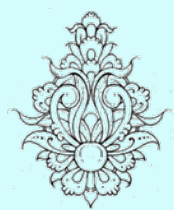
مثالی از حافظه‌ی نهان (ادامه...)

Word addr	Binary addr	Hit/miss	Cache block
26	11 010	Miss	010

Index	V	Tag	Data
000	N		
001	N		
010	Y	11	Mem[11010]
011	N		
100	N		
101	N		
110	Y	10	Mem[10110]
111	N		

Word addr	Binary addr	Cache block
22	10 110	110
26	11 010	010

hit
hit



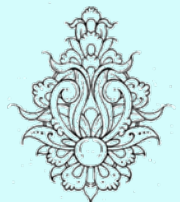
مثالی از حافظه نهان (ادامه...)

Word addr	Binary addr	Hit/miss	Cache block
22	10 110	Hit	110
26	11 010	Hit	010

Index	V	Tag	Data
000	N		
001	N		
010	Y	11	Mem[11010]
011	N		
100	N		
101	N		
110	Y	10	Mem[10110]
111	N		

Word addr	Binary addr	Cache block
16	10 000	000
3	00 011	011
16	10 000	000

miss
miss
hit



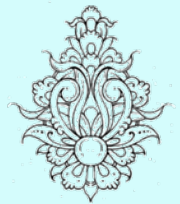
مثالی از حافظه‌ی نهان (ادامه...)

Word addr	Binary addr	Hit/miss	Cache block
16	10 000	Miss	000
3	00 011	Miss	011
16	10 000	Hit	000

Index	V	Tag	Data
000	Y	10	Mem[10000]
001	N		
010	Y	11	Mem[11010]
011	Y	00	Mem[00011]
100	N		
101	N		
110	Y	10	Mem[10110]
111	N		

Word addr	Binary addr	Cache block
18	10 010	010

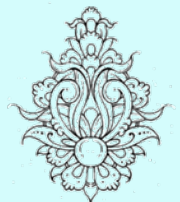
miss



مثالی از حافظه‌ی نهان (ادامه...)

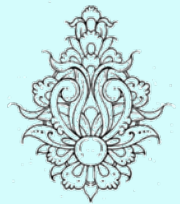
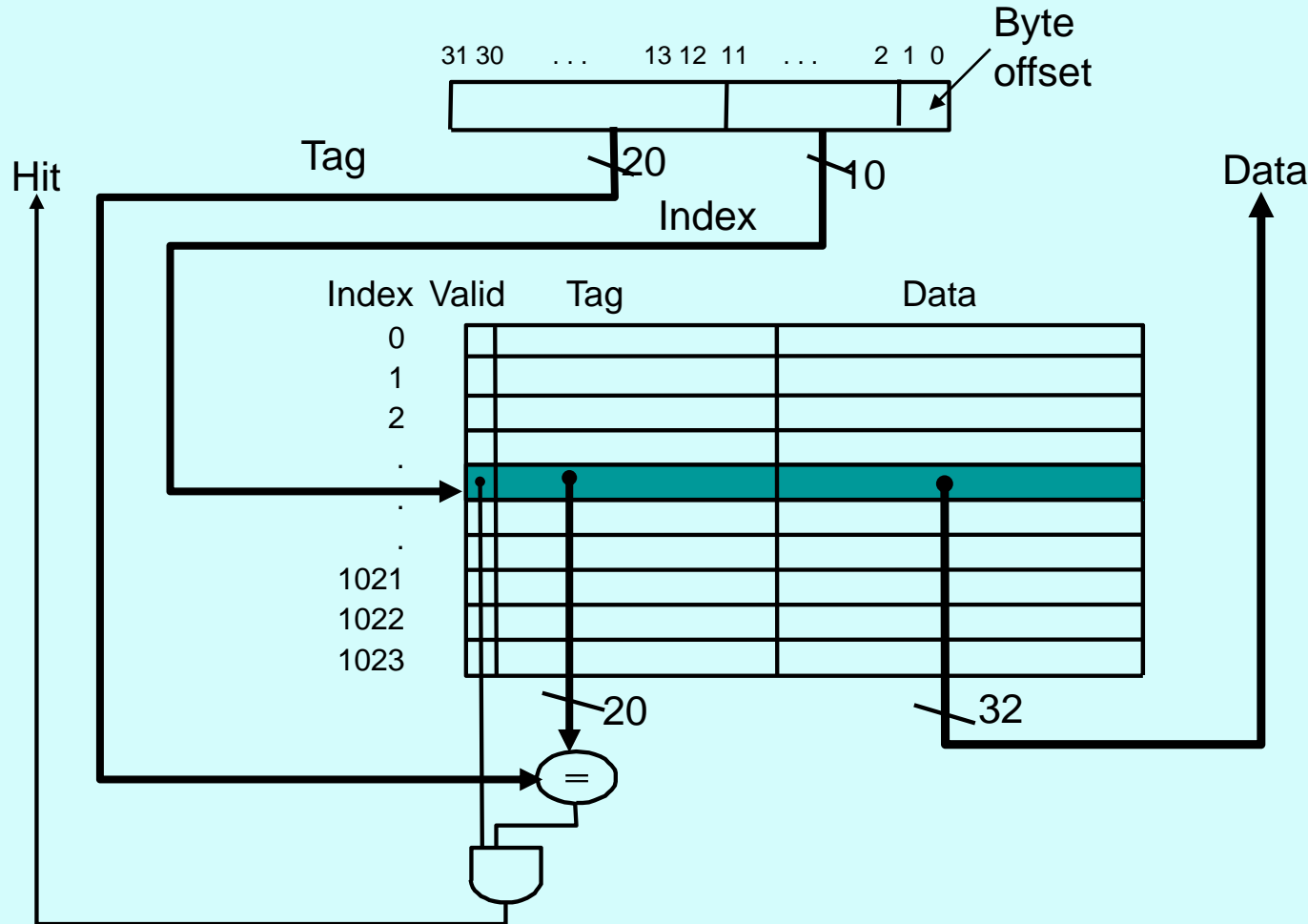
Word addr	Binary addr	Hit/miss	Cache block
18	10 010	Miss	010

Index	V	Tag	Data
000	Y	10	Mem[10000]
001	N		
010	Y	10	Mem[10010]
011	Y	00	Mem[00011]
100	N		
101	N		
110	Y	10	Mem[10110]
111	N		



حافظه‌ی نهان با نگاشت مستقیم

• حافظه‌ی نهان با حجم $1KW$ (4KB)، با بلوک‌های یک کلمه‌ای

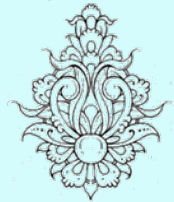
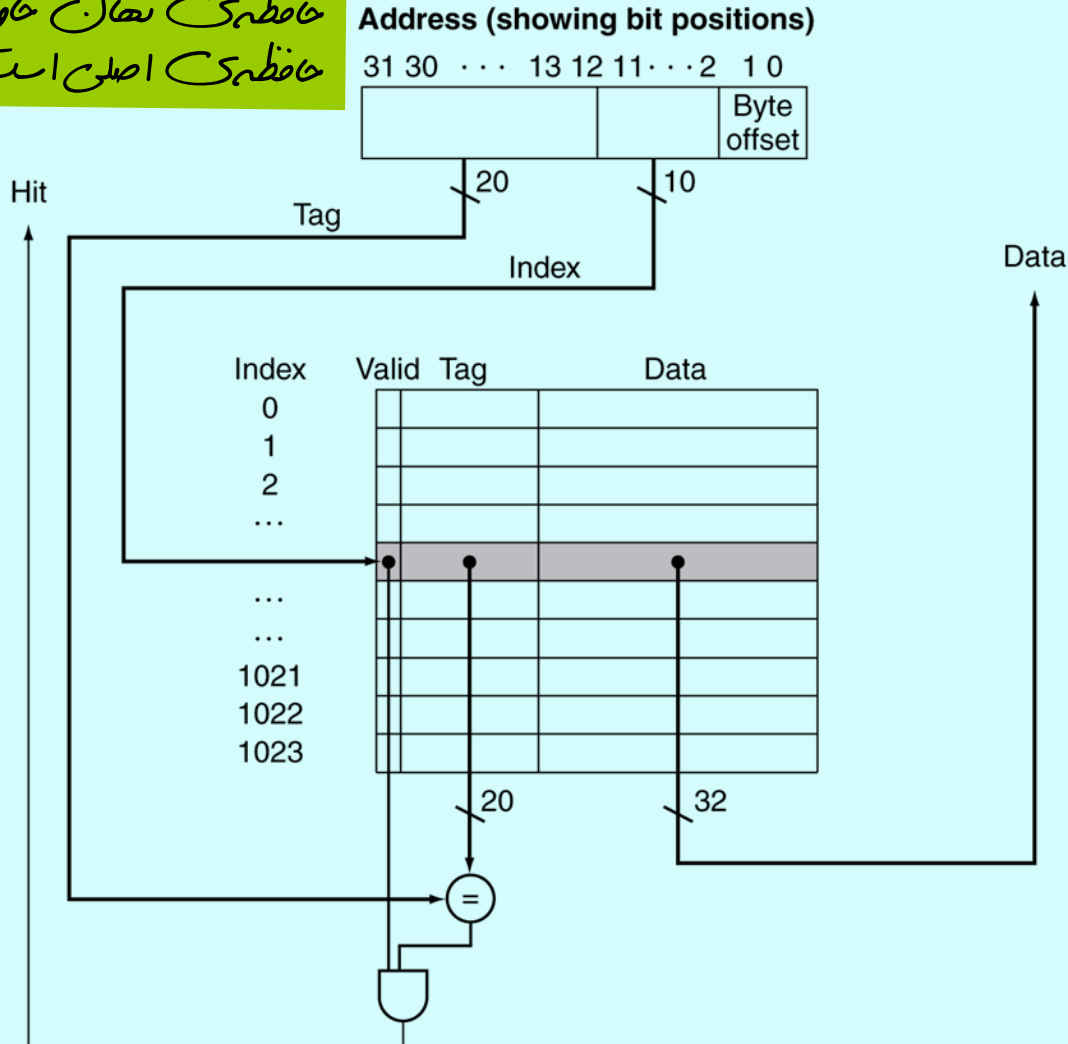


• در این جا نوع همجواری در نظر گرفته شده است؟

زیر بخش مربوط به آدرس

شاخص (index) : بخش کم ارزش آدرس بلوک که بین حافظه اصلی و حافظه نهان مشترک است.

برچسب (tag) : مشخص می کند هر بلوک حافظه نهان حاوی کدامین بلوک از حافظه اصلی است



- یک سیستم با مشخصات زیر را در نظر بگیرید:
 - سی و دو بیت آدرس
 - حافظه‌ی نهان با نگاشت مستقیم
 - حافظه‌ی نهان با 2^n بلوک؛ شاخص با n بیت
 - اندازه‌ی هر بلوک 2^m کلمه

اندازه‌ی بخش برجست چند بیت خواهد بود؟

پیش

پاسخ

$$32 - (n + m + 2)$$

تعداد کل بیت‌های حافظه‌ی مورد نیاز برای حافظه‌ی نهان را حساب کنید؟

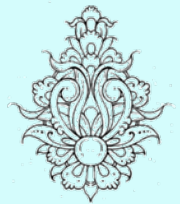
پیش

پاسخ

$$2^n \times (\text{block size} + \text{tag size} + \text{valid field size})$$

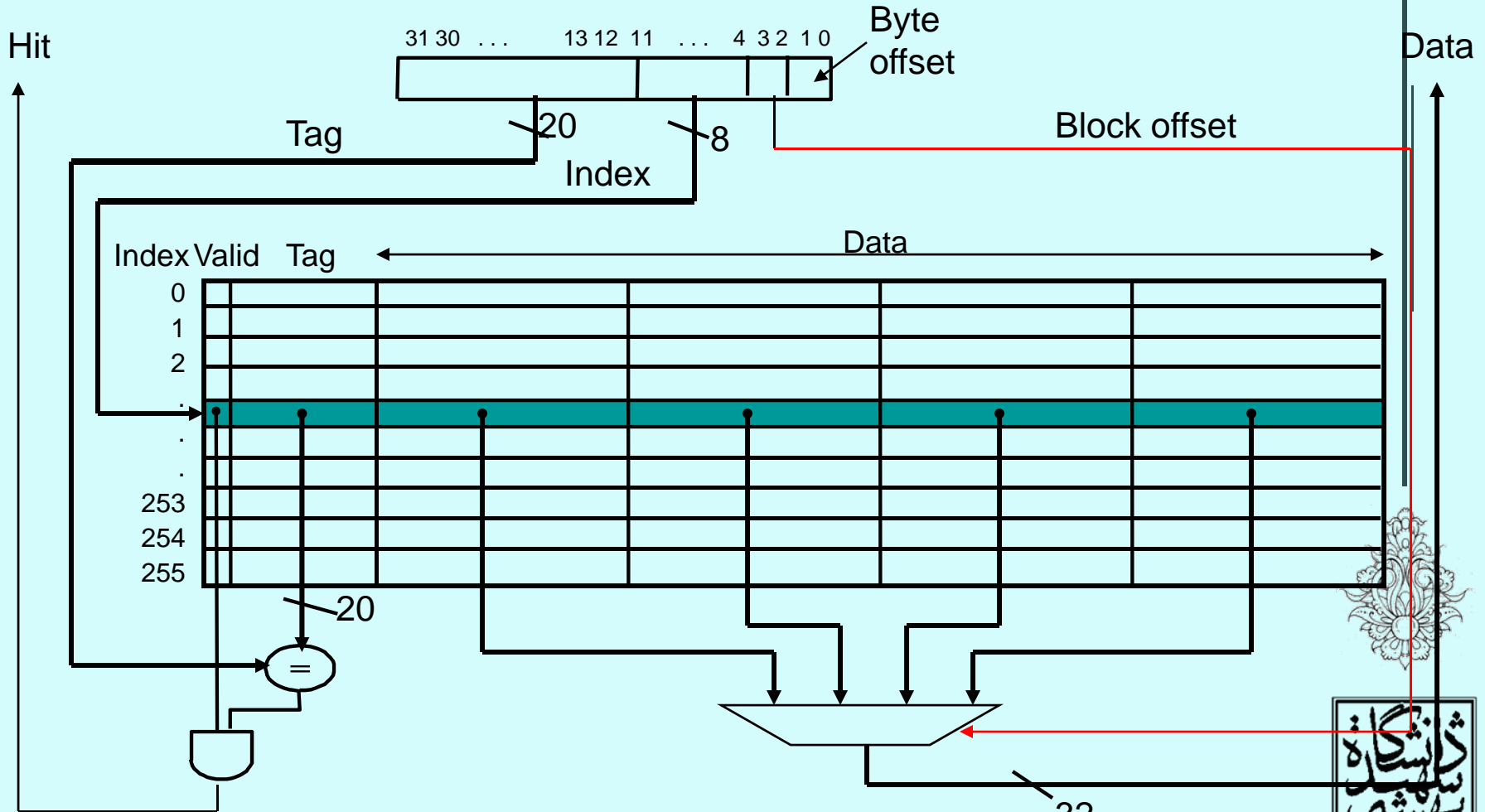
$$= 2^n \times (2^m \times 32 + (32 - n - m - 2) + 1) = 2^n \times (2^m \times 32 + 31 - n - m)$$

البته باید توجه داشت، معمولاً حجم داده قابل ذخیره‌سازی به عنوان گنجایش ذکر می‌شود



حافظه‌ی نهان با نگاشت مستقیم (ادامه...)

حافظه‌ی نهان با حجم $1KW(4KB)$ ، با بلوک‌های چهار کلمه‌ای



در این جا نوع همجواری در نظر گرفته شده است؟



مثالی دیگر

- برای یک حافظه‌ی نهان با شیوه‌ی نگاشت مستقیم با گنجایش 16KB و بلوک‌های چهار کلمه‌ای چند بیت حافظه نیاز داریم؟ (۳۲ بیت خط آدرس وجود دارد)

$$16KB \rightarrow 2^{12} \text{ word}$$

$$16KB \rightarrow 2^{10} \text{ Block}$$

$$1 \text{ Block} \rightarrow 4 \text{ word } (2^2)$$

$$32 - (10 + 2 + 2) = 18 \text{ bit for tag}$$

+

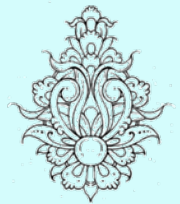
$$1 \text{ bit for valid bit}$$

$$2^{10} \times [4 \times 32 + 18 + 1]$$

=

$$147 \text{Kbits}$$

پایان



باز هم مثال

- یک حافظه‌ی نهان با 64 بلوک، هر یک به اندازه‌ی ۱۶ بایت مفروض است. آدرس 1200 حافظه‌ی اصلی در کدامین بلوک حافظه‌ی نهان قرار

می‌گیرد؟



$$\text{Block address} = \lfloor 1200/16 \rfloor = 75$$

$$\text{Block number} = 75 \text{ modulo } 64 = 11$$

پاسخ

